

# 日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2003年 1月 9日

出 願 番 号

Application Number:

特願2003-003203

[ ST.10/C ]:

[JP2003-003203]

出 願 人
Applicant(s):

三菱電機株式会社

2003年 2月 7日

特許庁長官 Commissioner, Japan Patent Office



【書類名】

特許願

【整理番号】

541576JP01

【提出日】

平成15年 1月 9日

【あて先】

特許庁長官殿

【国際特許分類】

G02F 1/01

G02F 1/025

G02F 1/35

【発明者】

【住所又は居所】 東京都千代田区丸の内二丁目2番3号 三菱電機株式会

社内

【氏名】

▲高▼木 和久

【特許出願人】

【識別番号】

000006013

【住所又は居所】

東京都千代田区丸の内二丁目2番3号

【氏名又は名称】

三菱電機株式会社

【代理人】

【識別番号】

100062144

【弁理士】

【氏名又は名称】

青山 葆

【選任した代理人】

【識別番号】

100086405

【弁理士】

【氏名又は名称】 河宮 治

【手数料の表示】

【予納台帳番号】 013262

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【プルーフの要否】

要

【書類名】 明細書

【発明の名称】 波長変換器

【特許請求の範囲】

【請求項1】 第1の波長の入射位相変調光の入力により第2の波長の位相変調光を出力する波長変換器であって、

前記入射光を第1と第2の分岐光に分岐する入射光分岐部と、

前記第1の分岐光と前記第2の分岐光とを合波干渉させて前記第1の波長の強 度変調光を発生する合波干渉部と、

前記強度変調光と前記第2の波長と等しい波長の連続光とを入力することにより、前記入射光の位相変調に基いて前記連続光の相互位相変調を行う位相変調部 と、を備えた波長変換器。

【請求項2】 前記合波干渉部は、前記第1の分岐光を入射し前記入射光と等しい第1の波長の連続光を発生する注入同期レーザ素子と、該注入同期レーザ素子より発生した前記第1の波長の連続光と前記第2の入射分岐光とを合波する合波用光カプラと、を有する請求項1記載の波長変換器。

【請求項3】 前記合波干渉部は、前記第1と第2の分岐光の一方 を他方の分岐光より1ビット遅延させて干渉させる遅延手段を備えた請求項1記載の波長変換器。

【請求項4】 前記位相変調部は相互位相変調効果を有する素子として半導体光増幅器を備えた請求項2または3に記載の波長変換器。

【請求項5】 前記位相変調部は相互位相変調効果を有する素子として電界 吸収型光変調器を備えた請求項2または3に記載の波長変換器。

【請求項6】 前記位相変調部は、前記合波干渉部から発生された前記第1 の波長の強度変調光と、前記第2の波長の連続光とが入射され相互位相変調を行う第1の位相変調器と、前記強度変調光と前記第1の位相変調器から出力された 前記第2の波長の位相変調光とが入射され相互位相変調を行う第2の位相変調器 とを2つ以上縦列に接続したことを特徴とする請求項2または3に記載の波長変 換器。

【請求項7】 前記合波干渉部は、前記第1と第2の分岐光の一方を他方の

分岐光より1ビット分の時間より短い時間遅延させる遅延手段を備え、前記第1 と第2の分岐光を合波干渉させて光パルスを発生する請求項1記載の波長変換器

【請求項8】 さらに、前記合波干渉部から発生された前記光パルスの入力により、光出力の大きさを変化させた前記第1の波長の強度変調光を得る光双安定素子と、該光双安定素子により得られる前記強度変調光と前記第2の波長の連続光とが前記位相変調部に入射され、前記第2の波長の位相変調光を出力する請求項7記載の波長変換器。

# 【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は波長変換器に関し、特に、コヒーレント(可干渉性)光通信や全光クロスコネクトなどに使用する位相変調光信号用の波長変換器に関するものである

[0002]

#### 【従来の技術】

近年、大容量光通信方式として、波長分割多重(WDM)光通信の開発が進められている。このような光通信方式ではネットワークのノードで信号波長を変換すれば、ネットワークの性能を飛躍的に向上できる。そこで、従来、実用的な位相変調方式の波長変換素子として、4光波混合を用いるものが一般的に知られており、半導体レーザ増幅器の相互利得変調、又は相互位相変調を利用したり、光ファイバの4光波混合を用いた波長変換装置が提案されていた(例えば、特許文献1参照)。

[0003]

図5は、従来の波長変換器の概略構成を示す図である。同図に示す4光波混合を用いる光位相変調通信用の波長変換器では、波長 $\lambda_1$ の入力位相変調光は、レーザダイオードLD (Laser Diode) からの波長 $\lambda$ 3の連続光 (ポンプ光) と光力プラで合波された後、半導体光増幅器SOA (Semiconductor Optical Amplifier) などの非線型光学効果を有する光媒質に入射される。この半導体光増幅器S

OAにおいて、4光波混合により波長λ2(=2λ3-λ1)の位相共役波が発生され、この位相共役波(波長λ2)は、波長軸において波長λ3に関して波長λ1と対称をなしている。この位相共役波を光フィルタを介して取り出すことにより、波長λ1と同じ位相変調が施された波長λ2の波長変換光が得られる。

[0004]

また、別の従来技術としては、電界吸収(EA)型変調器に入力信号光とプローブ光源からの連続波(CW)プローブ光が入射され、電界吸収(EA)型変調器から出力されるプローブ光は、入力信号光の波形を反映した波形を有し、サーキュレータにより、後段に供給される波長変換器が開示されている(例えば、特許文献2参照)。

[0005]

さらに、別の従来技術としては、非線型屈折率変化を起こす導波路と、相異なる光路長の2つの光路を有する遅延干渉回路と、連続波(CW)光源等を備え、構成と制御が簡単で動作の安定した強度変調光信号用の波長変換器が開示されている(例えば、特許文献3参照)。

[0006]

さらに、別の従来技術としては、非対称分離カプラを利用し、唯一の半導体光 増幅器のみを有する遅延干渉構成内のモノリシックに集積された遅延ループを具 備する強度変調光信号用の波長変換器が開示されている(例えば、特許文献4参 照)。

[0007]

14)

【特許文献1】

特開平10-78595号公報(段落0017~0010、図11~

【特許文献2】

特開2000-236302号公報(段落0030、図1)

【特許文献3】

特開平10-301151号公報(段落0015-0020、図1)

【特許文献4】

特開2002-40504号公報(段落0008~0010、図1) 【0008】

【発明が解決しようとする課題】

しかしながら、従来の波長変換器では、半導体光増幅器(SOA)等による非 線型光学効果の一種である4光波混合を用いているために、得られる波長変換光 の強度が入力すべき波長 23の連続光に対して弱く、変換効率が小さいという問 題があった。

[0009]

また、波長 $\lambda$ 1、 $\lambda$ 2、 $\lambda$ 3の間には  $\lambda$ 2=2× $\lambda$ 3- $\lambda$ 1 という関係があるため、入射光を任意の波長に変換することができず、波長に対する制約が大きいという問題があった。

[0010]

本発明は上記課題を解決するためになされたもので、変換効率が高く、波長の制約の小さな位相変調光通信用の波長変換器を提供することを目的とする。

[0011]

【課題を解決するための手段】

上記目的を達成するために、本発明に係る波長変換器は、第1の波長の入射位相変調光の入力により第2の波長の位相変調光を出力する波長変換器であって、入射光を第1と第2の分岐光に分岐する入射光分岐部と、第1の分岐光と第2の分岐光とを合波干渉させて第1の波長の強度変調光を発生する合波干渉部とを備え、更に、強度変調光を入力するとともに第2の波長と等しい波長の連続光を入力することにより、入射光の位相変調に基いて連続光の相互位相変調を行う位相変調部を備えたことを特徴とする。

[0012]

【発明の実施の形態】

以下、図1乃至図4を用いて本発明の実施の形態について詳述する。なお、各図において共通する要素には同一の符号を付し、重複する説明については省略している。

[0013]

### (実施の形態1)

本発明の第1の実施の形態について、図1を参照して以下に説明する。図1は、本発明の実施の形態1に係る波長変換器の概略構成を示す図である。同図において、参照番号11は光分岐部として機能する第1の光カプラ、12は第1の光サーキュレータ、13は第1のレーザダイオード(注入同期LD)、14は合波部として機能する第2の光カプラ、15は第2の光サーキュレータ、16は半導体光増幅器(SOA)、17は連続波(CW)光の光源として機能する第2のレーザダイオード(LD)である。

## [0014]

入力ポート P inから入力された波長 λ 1の入射光(入力信号) L inは、光力プラ11で2つの入射分岐光 L 1と L 2に分岐される。分岐された一方の分岐光 L 1 は第1の分岐導波路 P 1を進み、3ポート型の第1光サーキュレータ12を経由して導波路 P 3を進み、第1レーザダイオード(注入同期 L D) 13に入射される(波長 λ 1の光 L 3で示す)。第1レーザダイオード 13からは入射光 L 1と等しい波長 λ 1の連続(C W)光 L 4が発生する。この波長 λ 1の連続光 L 4は第1光サーキュレータ12を経由して導波路 P 4を進み、第2光カプラ14に入射される。

## [0015]

第1光カプラ11で分岐されたもう一方の入射分岐光L2は第2の分岐導波路 P2を進み、第2光カプラ14に入射される。このようにして波長λ1の入射分岐 光L2と波長λ1の連続光L4は第2光カプラ14で合波干渉することにより、波 長λ1の強度変調光L5が発生される。

#### [0016]

得られた波長 $\lambda$ 2の位相変調光L7が、第2光サーキュレータ15を経由して波長 $\lambda$ 2の出力光Loutとして出力ポートPoutから出力される。即ち、波長 $\lambda$ 1の入力光Linが位相変調された波長 $\lambda$ 2の出力光Loutに変換される。

[0017]

本実施の形態1の構成によれば、波長  $\lambda$  2の出力光を大きくするためには、第 2 レーザダイオード(LD)17からの波長  $\lambda$  2の連続光の出力を大きくすることにより、実現できる。また、相互位相変調効果を有する半導体光増幅器(SOA)16の使用可能波長帯域は約30nmであるので、この範囲において、出力光の波長  $\lambda$  2を入力光の波長  $\lambda$  1に対して任意に設定できる。よって、本実施の形態によれば、変換効率が高く、波長の制約の小さな位相変調光通信用の波長変換器を実現することができる。

[0018]

なお、本実施の形態1では、相互位相変調効果を有する素子16として半導体 光増幅器(SOA)を用いたが、電界吸収型(EA)光変調器を用いても良い。

[0019]

(実施の形態2)

本発明の第2の実施形態について図2を参照して以下に説明する。図2は、本発明の実施の形態2に係る波長変換器の概略構成を示す図である。本実施の形態2は、実施の形態1で説明した波長変換器において第1光サーキュレータ12と第1レーザダイオード(注入同期LD)13とを省略し、光路P1と光路P2間に光路差を設定した変形例である。

[0020]

図2において、波長 $\lambda$ 1の入射光Linは第1光カプラ11で2つの入射分岐光L1とL2に分岐される。光路P1と光路P2間に光路差を設けることにより、分岐光L1は一方の分路(光路P1)を伝播して第2光カプラ14に到達するのに伝播時間 t だけかかり、分岐光L2は他方の分路(即ち、遅延線光路P2)を介して時間 t よりも遅延時間  $\Delta$  t だけ遅れて伝播時間(t +  $\Delta$  t)で第2光カプラ14に到達するように設定されている。

[0021]

この遅延時間 Δ t を信号 1 ビット分の周期(符号間隔)に相当する時間となるように設定する。このように光路差を設定することにより、位相変調光(入力信号)の分岐光 L 1が第 2 光カプラ 1 4 で他方の分岐光 L 2と干渉することにより強度変調光 L 5の信号に変換される。この強度変調光 L 5が光サーキュレータ 1 5 を経由して半導体光増幅器(SOA) 1 6 などの相互位相変調効果を有する素子に入射される。

[0022]

これと同時に、レーザダイオード(LD)17からの波長 22の励起用連続光 L6を半導体光増幅器(SOA)16に入射させると、この波長 22の励起用連続 光L6が半導体光増幅器(SOA)16の相互位相変調効果により位相変調を受 けて波長 22の位相変調光 L7となり、これが光サーキュレータ15を経由して波 長 22の出力光 Loutとして出力される。このようにして、波長 21の入力光 Lin が位相変調された波長 22の出力光 Loutに変換される。

[0023]

よって、本実施の形態2によれば、実施の形態1よりも簡略な構成で、変換効率が高く、波長の制約の小さな位相変調光通信用の波長変換器を実現することができる。

[0024]

なお、本実施の形態 2 では、相互位相変調効果を有する素子として半導体光増幅器(SOA16)を用いたが、電界吸収型(EA)光変調器を用いても良い。

[0025]

(実施の形態3)

本発明の第3の実施形態について図3を参照して以下に説明する。図3は、本発明の実施の形態3に係る波長変換器の概略構成を示す図である。本実施の形態3は、実施の形態2で説明した波長変換器において、更に第3の光カプラ18と第2の光サーキュレータ19と第2の半導体光増幅器(SOA)20とを追加して強度変調光より得られる位相変調光の位相変調度を大きくした変形例である。

[0026]

本実施の形態では、図3に示すように、目標とする位相変調光L7の位相変調

度を大きくするために、半導体光増幅器(SOA)などの相互位相変調効果を有する位相変調素子を縦列に2段以上接続した多段構成の位相変調部(SOA)を採用している。上記構成において、第3の分岐用光カプラ18により分岐光L51とL52とが得られ、後段部においても同様に、導波光路P8とP9及び第2半導体光増幅器(SOA)20を介して発生される位相変調光L8が、波長λ2の出力光Loutとして得られる。

[0027]

ここで、第1半導体光増幅器(SOA)16の位相変調度を $\Delta \phi 1$ 、第2半導体光増幅器(SOA)20の位相変調度を $\Delta \phi 2$ とすると、出力光Loutとして得られる位相変調光の位相変調度  $\Delta \phi$  は  $\Delta \phi = \Delta \phi 1 + \Delta \phi 2$ となる。

[0028]

このように、本実施の形態3によれば、実施の形態2と同様の効果が得られる とともに、出力として得られる位相変調光の位相変調度を実施の形態2の場合よ りも大きくすることができる。

[0029]

なお、図示の例では、半導体光増幅器(SOA)などの相互位相変調効果を有する素子を縦列に接続した2段構成としているが、2段以上の多段構成として縦列に接続した位相変調部を用いてもよい。

また、本実施の形態3では、相互位相変調効果を有する素子として半導体光増幅器(SOA)を用いたが、電界吸収型(EA)光変調器を用いても良い。

[0030]

(実施の形態4)

本発明の第4の実施形態について図4を参照して以下に説明する。図4は本発明の実施の形態4に係る波長変換器の概略構成を示す図である。本実施の形態4の基本構成は実施の形態2と同様であり、相違点は、本実施の形態4では、1ビットの周期よりも遅延時間の短い光導波路を用いて、入射パルスの(0, 1)符号の変わり目で強度変調光パルスが発生する干渉計を構成したことである。

[0031]

図4に示すように、第1光カプラ11からの出力光のうち、一方の分岐導波路

P1を伝播する分岐光L1は第2光カプラ14に到達するのに時間 t だけかかり、他方の分岐導波路(遅延線)P2を伝播する分岐光L2はそれよりも遅延時間 $\Delta$  t だけ遅れて時間( $t+\Delta$  t)で第2光カプラ14に到達し、この遅延時間 $\Delta$  t が信号1 ビットの周期(符号間隔)よりも短い長さとなるように光路差を設定した光導波路を用いている。

[0.032]

これにより、2値入力信号パルスの(0,1)符号の変わり目で強度変調光パルス Lpが発生する干渉計を構成する。即ち、第2光カプラ14は、入射パルスの位相が"0"→"1"または"1"→"0"のときに、強度が"1"となるパルス列 Lpを発生する。

[0033]

第2光カプラ14と光サーキュレータ15との間には、光フリップフロップ等により構成された光双安定素子21が縦列に接続され、強度変調光パルスLpはこの光双安定素子21を介してNRZ (Non Return to Zero) の強度変調信号光L5'に変換される。強度が"1"のパルス列Lpが入力されたとき、光双安定素子21は状態が変化してその光出力L5'の大きさが変化する。

[0034]

光双安定素子21で得られた強度変調光L5'は、光サーキュレータ15を経由して半導体光増幅器(SOA)などの相互位相変調効果を有する位相変調素子16に入射される。これと同時に、レーザダイオード(LD)17からの波長 2の励起用連続光L6を半導体光増幅器(SOA)16に入射させる。

[0035]

この波長  $\lambda$  2の連続光 L 6が半導体光増幅器(SOA) 1 6 の相互位相変調効果により位相変調を受けて波長  $\lambda$  2の位相変調光 L 7となる。この位相変調光 L 7が、光サーキュレータ 1 5 を経由して波長  $\lambda$  2の出力光 L outとして出力される。このようにして、波長  $\lambda$  1の入力光 L inが位相変調された波長  $\lambda$  2の出力光 L outに変換される。

[0036]

よって、本実施の形態4においても、実施の形態2と同様の効果が得られると

ともに、入射パルス L 1の(0, 1) 符号の変わり目で強度変調光パルスが発生する干渉計を構成している。

[0037]

なお、本発明に係る光回路の構成においては、相互位相変調効果を有する素子 としては、半導体光増幅器(SOA)以外に、電界吸収型光変調器、光ファイバ 増幅器、非線型光学効果の大きな光ファイバ等を用いてもよい。

[0038]

また、本発明に係る光回路の構成においては、光導波路として光ファイバを用いてもよく、さらには半導体光導波路を用いてもよい。さらに、本発明で用いる 光カプラとしては、光ファイバ型カプラや半導体光導波路を用いた光カプラであってもよい。

[0039]

また、本発明では、連続波光発生用光源(LD)と位相変調素子を同一基板上にモノリシックに集積してもよく、これにより、光装置全体を小型化できる。

[0040]

【発明の効果】

以上のように、本発明によれば、変換効率が高く、波長の制約の小さな位相変 調光通信用の波長変換器を実現することができる。

### 【図面の簡単な説明】

- 【図1】 本発明の実施の形態1に係る波長変換器の概略構成を示す図。
- 【図2】 本発明の実施の形態2に係る波長変換器の概略構成を示す図。
- 【図3】 本発明の実施の形態3に係る波長変換器の概略構成を示す図。
- 【図4】 本発明の実施の形態4に係る波長変換器の概略構成を示す図。
- 【図5】 従来の波長変換器の概略構成を示す図。

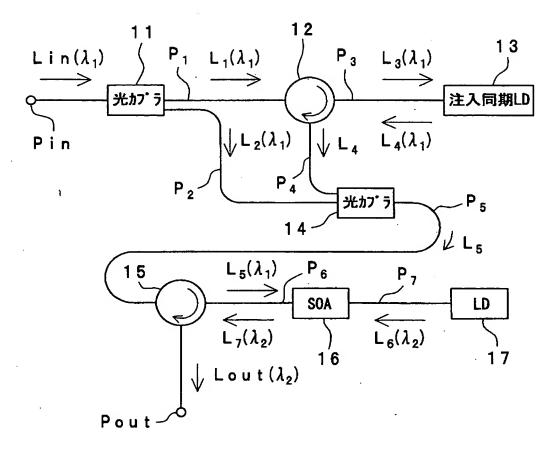
#### 【符号の説明】

11, 14, 18 光カプラ、 12, 15, 19 光サーキュレータ、

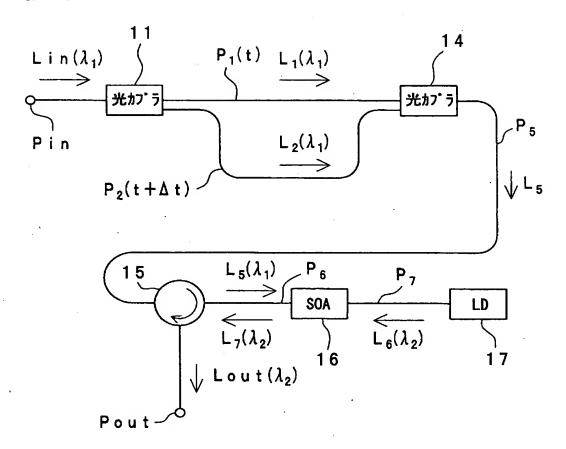
13,17レーザダイオード、16,20位相変調素子、21光双安定素子、P1~P9光導波路、Pin 入力ポート、Pout出力ポート

# 【書類名】 図面

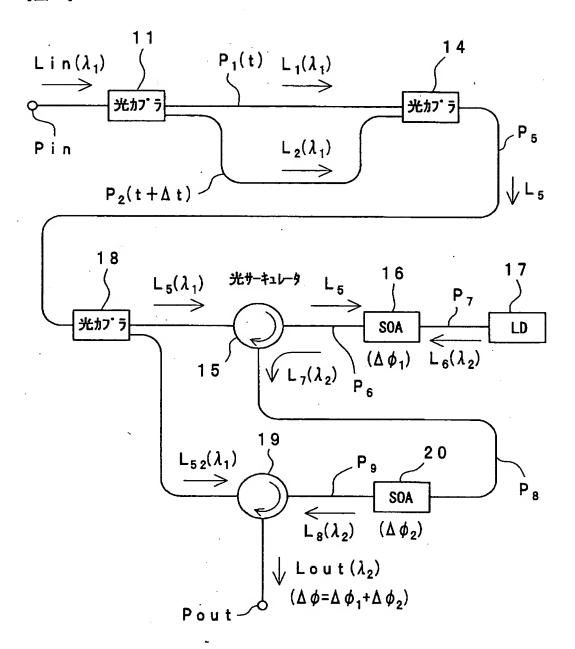
# 【図1】



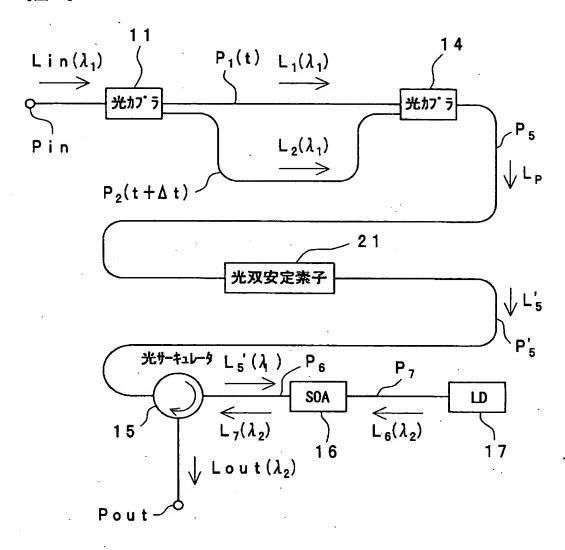
【図2】



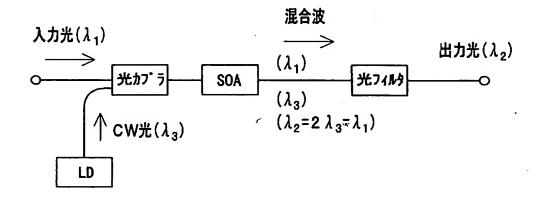
· 【図3】



【図4】



【図5】



【書類名】

要約書

【要約】

【課題】 変換効率が高く、波長の制約の小さな位相変調光通信用の波長変換器 を提供する。

【解決手段】 入射光は入射光分岐部(11)で第1と第2の分岐光に分岐し、第1 の分岐光と第2の分岐光は合波干渉部(14)で合波干渉されて第1の波長の強度変調光を発生し、位相変調部(16)は、強度変調光を入力するとともに第2の波長と等しい波長の連続光を入力することにより、入射光の位相変調に基いて連続光の相互位相変調を行う。

【選択図】

図 1

# 出願人履歴情報

識別番号

[000006013]

1. 変更年月日

1990年 8月24日

[変更理由]

新規登録

住 所

東京都千代田区丸の内2丁目2番3号

氏 名

三菱電機株式会社